



COMPOSANTE : FST

Recrutement en qualité de (1):

xATER

Enseignant contractuel du second degré

(1) cocher la case correspondante

SECTION CNU : 63-30

Discipline 2nd degré :

Profil à publier : Technologie Micro-électronique, électronique analogique, physique

Job Profile : Technologie Micro-électronique, électronique analogique, physique Enseignement :

Département d'enseignement :	Physique
Lieu(x) d'exercice :	Campus FST La Borie
Equipe pédagogique :	ECs du dpt de physique, 3 techniciens, 1 secrétaire
Nom du directeur département :	Neveux Guillaume
Tél directeur du département :	05.55.45.77.44
Email directeur département :	Guillaume.neveux@unilim.fr
URL département	https://www.sciences.unilim.fr/physique/

Recherche :

Nom de l'équipe de recherche :	CCSNL axe SRF	
Lieu(x) d'exercice :	Laboratoire XLIM campus La Borie	
Nom du directeur laboratoire :	Stéphane Bila	
Tél directeur du laboratoire :	05.87.50.67.00	
Email directeur du laboratoire :	stephane.bila@xlim.fr	
URL du laboratoire :	https://www.xlim.fr/	
Descriptif du laboratoire :	XLIM UMR CNRS 7252 : laboratoire centré sur l'électronique et les hyperfréquences, l'optique et la photonique, les mathématiques, l'informatique et l'image, la CAO, dans les domaines spatial, des réseaux télécom, des environnements sécurisés, de la bio-ingénierie, des nouveaux matériaux, de l'énergie et de l'imagerie.	
N° de POSTE (à renseigner OBLIGATOIREMENT)	Localisation du poste	Date de la vacance de poste
ATER ministériel : Ou poste vacant utilisé :	Campus FST LA Borie	: septembre 2026

--	--	--

Caractéristiques contrat	Date de début : 01/09/2026 Date de fin : 31/08/2027	Quotité : 100 %
---------------------------------	--	-----------------

Profil enseignement :

La personne recrutée interviendra en licence dans le domaine de la physique Générale (physique électronique, optique et mécanique) et de l'électronique analogique et numérique. Elle sera amenée aussi à réaliser un enseignement spécifique en Master, de technologie micro-électronique en utilisant l'outil de CAO technologique Silvaco ainsi que les outils de conception de circuits de Cadence (Virtuoso, Assura, Quantus, EMX, ...) avec des bibliothèques spécifiques de composants Silicium.

Profil recherche :

La personne recrutée mènera ses travaux de recherche au sein du laboratoire XLIM, dans l'axe SRF et l'équipe CCSNL, sur des thématiques concernant la conception de circuits hyperfréquences à base de technologie Silicium mais également III-V pouvant être utilisés dans les domaines du spatial et des télécommunications pour des applications civiles et/ou militaires. Des caractérisations seront également réalisées.

Mots clés :

Mot clé 1 :	Technologie micro-électronique
Mot clé 2 :	Electronique analogique
Mot clé 3 :	Outils de conception Cadence
Mot clé 4 :	Outils TCAD Silvaco
Mot clé 5 :	

Description activités :

La personne recrutée devra participer aux activités pédagogiques et de recherches portées par le laboratoire XLIM et le département de physique de la FST. Elle s'impliquera plus particulièrement dans des activités pédagogiques du master

PAIP, liées à l'étude et à la conception de circuits micro-électroniques hyperfréquences à base de technologie Silicium et III-V, en s'aidant des outils de conception Cadence (Virtuoso, Assura, Quantus, EMX, ...). Sa participation en recherche se fera en lien avec les plateformes technologiques de XLIM : PREMISS (accès aux outils de conception Cadence) et PLATINOM (mesures innovantes de circuits micro-électronique), et en lien avec les EC de l'équipe CCSNL travaillant sur cette thématique de recherche. La personne participera activement au fonctionnement et à la vie du département de physique et du laboratoire XLIM.

Moyens matériels :	Bureau Enseignant – Outils Informatiques
Moyens humains :	Personnels administratifs et techniques
Moyens financiers :	Selon le décret en vigueur
Autres moyens :	

Autres informations :

Compétences particulières requises :	Connaissance approfondie de la conception de circuits en technologie Silicium utilisant les outils Cadence
--------------------------------------	--