

Application de JTAG-Loader

Vous avez remarqué qu'à chaque fois qu'on change le programme assembleur (.psm), il faudra refaire la synthèse, et le PAR, ce qui est très lent. On peut ne pas refaire toutes ces étapes en suivant la procédure ci-dessous :

- 1- Dans la partie « generic map » de **l'instanciation** de la mémoire, fixez le paramètre

```
C_JTAG_LOADER_ENABLE à 1 :  
C_JTAG_LOADER_ENABLE => 1
```

- 2- Comme d'habitude, faites synthèse et placement routage et puis configurez le FPGA.
- 3- Depuis le dossier de référence, aller dans le dossier « JTAG_Loader » et copier le fichier « JTAG_Loader_Win7_64.exe » dans votre dossier de travail.
- 4- Ouvrez une fenêtre de commande **fournie par xilinx**, comme présenté ci-contre.
- 5- Dans la fenêtre de commande, utilisant la commande « cd », pour aller dans votre dossier de travail.
- 6- Lancer l'exécutable JTAG_Loader_Win7_64.exe.
- 7- Maintenant vous pouvez modifier votre fichier "prog.psm" et ensuite le compiler par "kcpsm6.exe" comme vous le faisiez avant. Cette fois ci, le fichier prog.vhd ne sera pas utilisé, mais le fichier "prog.hex".
- 8- Pour télécharger le nouveau programme dans la ram, taper :
"JTAG_Loader_Win7_64 -l prog.hex"
- 9- Le nouveau programme est opérationnel

